

# **Workshop-Band**

## **Multimedia und Mikrotechnik**

### **Band 2**

Sonneberg, 14.9.1999 - 16.9.1999

Institut für Rechnerstrukturen  
Fachbereich Elektrotechnik & Informatik  
Universität Gesamthochschule Siegen

Hölderlinstraße 3  
57068 Siegen  
Deutschland

Tel: +49 271 740 2377  
Fax: +49 271 2473  
Email: [office@rs.uni-siegen.de](mailto:office@rs.uni-siegen.de)



# **Workshop Multimedia und Mikrotechnik**

Institut für Rechnerstrukturen - Universität Siegen

Band 2

**Rainer Brück (Hrsg.)**

**Workshop Multimedia und Mikrotechnik**

Shaker Verlag  
Aachen 2000

Die Deutsche Bibliothek - CIP-Einheitsaufnahme

**Workshop Multimedia und Mikrotechnik** / Rainer Brück (Hrsg.).

Aachen: Shaker, 2000

(Workshop Multimedia und Mikrotechnik; Bd. 2)

ISBN 3-8265-8168-7

Copyright Shaker Verlag 2000

Alle Rechte, auch das des auszugsweisen Nachdruckes, der auszugsweisen oder vollständigen Wiedergabe, der Speicherung in Datenverarbeitungsanlagen und der Übersetzung, vorbehalten.

Printed in Germany.

ISBN 3-8265-8168-7

ISSN 1438-4280

Shaker Verlag GmbH • Postfach 1290 • 52013 Aachen

Telefon: 02407 / 95 96 - 0 • Telefax: 02407 / 95 96 - 9

Internet: [www.shaker.de](http://www.shaker.de) • eMail: [info@shaker.de](mailto:info@shaker.de)

# Inhaltsverzeichnis

- 7      **Einleitung**  
Rainer Brück<sup>1</sup>
  
- 9      **Rechnergestützter Entwurf  
optoelektronischer VLSI-Schaltkreise**  
Dietmar Fey<sup>1</sup>
  
- 39     **Rechtliche Rahmenbedingungen für sichere,  
netzbasierte Telematikdienste**  
Kai Hahn<sup>1</sup>
  
- 55     **Einsatz von Multi-Tier-Applikationen zur Unter-  
stützung des Mikrostrukturentwurfs**  
Christian Schumer<sup>2</sup>
  
- 67     **MILAN - Mikrotechnik Lern- und Anwendungs-  
Netzwerk**  
Jens Popp<sup>3</sup>
  
- 83     **InterLIDO - Ein Neues Konzept**  
Christian Schneider<sup>1</sup>
  
- 99     **Multimedia oder: Warum man trotzdem Bücher  
lesen sollte**  
Andreas Priebe<sup>1</sup>
  
- 123    **Ein modulares FPGA Experimentiersystem -  
Die Hardware**  
Andre Hertwig<sup>1</sup>

## **Ein modulares FPGA Experimentiersystem - Die Entwicklungsumgebung**

Andre Hertwig<sup>1</sup> und Hans-Werner Wunderlich<sup>1</sup>

<sup>1</sup> Institut für Rechnerstrukturen, Fachbereich Elektrotechnik und  
Informatik,

Universität-GH Siegen, Deutschland

<sup>2</sup> Dr. Materna GmbH, Dortmund, Deutschland

<sup>3</sup> Fachbereich Informatik, Friedrich Schiller Universität, Jena